

FICHA DEL DOCENTE

Se solicita información del docente relacionada con la evaluación del cuerpo académico de la carrera, pero también aquella relevante para su incorporación al registro de expertos de la CONEAU (tal como lo prevén los procedimientos de acreditación de carreras oportunamente aprobados).

1. Datos personales

Apellido Osio

Nombre Jorge Rafael

Correo electrónico jorge.osio@ing.unlp.edu.ar

Fecha de nacimiento 16/06/1979

Vinculación del docente con carreras que se presentan a acreditación

Completar el siguiente cuadro con los datos de cada uno de los cargos que lo habilitan para el desempeño docente en actividades curriculares de las carreras que se presentan a acreditación. Indique las actividades curriculares que dicta con ese cargo y mencione si dicta actividades en varias carreras. No completar este cuadro en el caso de Fichas de docentes que no dictan Actividades Curriculares en las carreras que se presentan a acreditación.

Cargo	Carreras en las que dicta	Actividades curriculares	Dedicación en hs.	Designación
	clases		semanales	
Ayudante graduado	Ingeniería Electrónica, Ingeniería en Computación	Arquitectura de Computadores I E0225, Circuitos Digitales y Microcontroladores, Circuitos Digitales y Microprocesadores E0213	Menor o igual a 9 horas	Interino rentado

2. Formación

Título máximo obtenido Grado

2.1. Títulos de grado.

Título	Año de obtención	Institución otorgante	País
Ingeniero en Electrónica	2007	Universidad Nacional de La Plata	Argentina

2.2. Títulos de posgrado.

Título	Tipo de título	Año de obtención	Institución otorgante	País
--------	----------------	------------------	-----------------------	------

2.3. Otros títulos de nivel superior (formación técnica o terciaria).

Título	Año de obtención	Institución otorgante	País
--------	------------------	-----------------------	------

2.4. Carrera de formación docente.

Indique si ha cursado una carrera docente.



Si/No

En caso afirmativo, completar el siguiente cuadro con la información de cada una de ellas.

Institución Universitaria	Unidad Académica	Título	Año de obtención	Duración de la carrera
---------------------------	------------------	--------	------------------	------------------------

3. Área principal de desempeño académico profesional

3.1. Indicar la disciplina.

Ingeniería

3.2. Indicar la subdisciplina.

Ingeniería Electrónica

3.3. Indicar el área de especialización.

Circuitos Digitales, Microprocesadores y Dispositivos Reconfigurables

4. Docencia universitaria

4.1. Situación actual. Completar un cuadro por cada cargo docente que desempeña.

Institución universitaria	Facultad/Unidad académica	Departamento	Cátedra	Cargo	Cant. de semanas por año	Ded. en hs. reloj semanales	Situación	Área de desempeño
Universidad Nacional de La Plata	Facultad de Ingeniería	Electrotecnia	Circuitos Digitales y Microprocesadores	Ayudante Diplomado	38	9	Interino	Ingeniería, Ingeniería Electrónica
Instituto Tecnológico de Buenos Aires	Facultad de Ingeniería	Electrónica	Microprocesadores y Control	Jefe de Trabajos Prácticos	24	9	Concurado	Ingeniería, Ingeniería Electrónica

4.2. Trayectoria.

4.2.1. Completar un cuadro por cada cargo desempeñado en el pasado como profesor (adjunto, asociado, titular o categorías equivalentes). No incluir su desempeño actual. En el caso de haber ocupado (u ocupar) un cargo como docente auxiliar (jefe de trabajos prácticos, ayudante o categorías equivalentes) llenar un cuadro genérico por cada institución en la que se haya desempeñado.

Institución Universitaria	Facultad/Unidad Académica	Departamento	Cátedra	Cargo	Situación	Área de desempeño	Fecha de inicio	Fecha de finalización
Universidad Nacional de La Plata	Facultad de Ingeniería	Cátedra de Ingreso	Ingreso	Profesor del Curso de Ingreso	Concurado	Matemática, Matemática	24/01/2011	28/03/2011
Universidad Nacional de La Plata	Ingeniería	Ingreso	Ingreso	Ayudante Alumno	Concurado	Matemática, Matemática	27/03/2006	31/07/2006
Universidad Nacional de La Plata	Ingeniería	Cátedra de Ingreso	Ingreso	Ayudante Alumno	Concurado	Matemática, Matemática	24/01/2005	27/02/2005
Universidad Nacional de La Plata	Ingeniería	Electrotecnia	Circuitos digitales y Microprocesadores	Ayudante Diplomado	Interino	Ingeniería, Ingeniería Electrónica	01/10/2008	28/02/2009

Universidad Nacional de La Plata	Ingeniería	Electrotecnia	Circuitos Digitales y Microprocesadores	Ayudante Alumno	Interino	Ingeniería, Ingeniería Electrónica	15/09/2006	28/02/2007
----------------------------------	------------	---------------	---	-----------------	----------	------------------------------------	------------	------------

4.2.2. Dirección de tesis, tesinas y trabajos finales.

Cantidad total de tesis doctorales dirigidas y concluidas en los últimos 5 años. 0

Cantidad de tesis doctorales que dirige. 0

Cantidad total de tesis de maestría dirigidas y concluidas en los últimos 5 años. 0

Cantidad de tesis de maestría que dirige. 0

Cantidad de tesinas y trabajos finales dirigidas y concluidas en los últimos 5 años. 0

Cantidad de tesinas y trabajos finales que dirige. 5

4.3. Para docentes de carreras semipresenciales o a distancia. Explicar brevemente cual es su experiencia en educación a distancia.

Tengo 6 años como docente en el curso de Ingreso a distancia que dicta la Cátedra de Ingreso de la Facultad de Ingeniería. La plataforma utilizada para dicho curso es la de "webunlp"

5. Experiencia en gestión académica

Completar un cuadro por cada uno de los cargos desempeñados.

Institución	Cargo/Función	Cant. de semanas por año	Ded. en hs. reloj semanales	Fecha de inicio	Fecha de finalización
Universidad Nacional de La Plata	Iniciación a la Investigación	44	20	15/03/2005	30/12/2006
Universidad Nacional de La Plata	Ayudante en el gabinete de computación Barcala	44	10	20/08/2003	01/05/2005
Universidad Nacional de La Plata	base de datos y tutorías de la Cátedra de Ingreso	44	10	20/03/2004	20/03/2005

6. Desempeño en el ámbito no académico (incluir antecedentes en la función pública y en el ámbito privado)

6.1. Indicar si el docente se desempeña actualmente en el ámbito no académico.

Si/No

En el caso de haber contestado afirmativamente, completar el siguiente cuadro con cada uno de los cargos/funciones desempeñados.

Institución	Cargo/Función	Cantidad de semanas dedicadas por año	Dedicación en horas reloj semanales	Fecha de inicio	Área de desempeño
-------------	---------------	---------------------------------------	-------------------------------------	-----------------	-------------------

Para el caso de docentes en carreras de ciencias de la salud, completar el siguiente cuadro con la actividad hospitalaria actual.

Institución	Servicio	Cargo/Función	Año de designación
-------------	----------	---------------	--------------------

6.2. Elaborar un cuadro por cada cargo/función en el ámbito no académico desempeñado en el pasado. No incluir su desempeño actual.

Institución	Cargo/función	Fecha de inicio	Fecha de finalización	Área de desempeño
Petroken S.A	Instrumentista	20/11/2006	31/05/2007	Ingeniería, Ingeniería Electrónica

ID Interactive Technologies SRL	Desarrollador de Hardware	15/05/2007	26/03/2010	Ingeniería, Ingeniería Electrónica
---------------------------------	---------------------------	------------	------------	------------------------------------

7. Antecedentes en investigación científico-tecnológica

7.1. Indicar su pertenencia a sistemas de promoción de la investigación científico-tecnológica.

CONICET:

Si/No Categoría Investigador principal

Programas de incentivos:

Si/No Categoría Categoría 1

Otros:

Si/No

En caso de haber respondido afirmativamente, completar el siguiente cuadro. Si adscribe a más de un organismo (no contemplado previamente), llenar un cuadro por cada uno de ellos.

Organismo	Categoría
Comisión de Investigaciones Científicas	Becario de Post grado

7.2. Proyectos de investigación.

Detallar el proyecto más importante que desarrolla actualmente y los dos más significativos en los que haya participado en los últimos 10 años. Completar la información requerida para cada uno de ellos en el siguiente cuadro.

Título del proyecto	Institución	Institución financiadora y/o evaluadora	Fecha de inicio	Fecha de finalización	Carácter de la participación	Principales resultados
MICROTECH	UNLP	UNLP	01/01/2006	31/12/2009	Investigador	Diseño de sistemas digitales utilizando herramientas CAD avanzadas (PeaCE - ISE - Win IDE - CodeWarrior) realizando caracterizaciones de los sistemas completos, de los que se extrajeron las funcionalidades a realizar mediante un circuito de

						hardware dedicado (uC, uP, DSP, CPL, FPGA). Dichos circuitos se especificaron mediante un lenguaje de descripción de hardware (VHDL) o de programación (C). Utilizando
--	--	--	--	--	--	--

						diferentes herramientas CAD especializadas en diferentes niveles de abstracción, explorando en un corto espacio de tiempo diferentes diseños alternativos se alcanzaron los diseños idóneos, disponiendo de prototipos de hardware mediante prototipado rápido y en base a diseños reconfigurables, lo que mejora la productividad del diseño
Procesamiento de Imágenes Médicas Mediante FPGAs y DSPs	Laboratorio CeTAD de la Facultad de Ingeniería - UNLP	Comisión de Investigaciones Científicas de la Pcia. de Bs. As.	01/04/2009	01/04/2011	Investigador	Se ha logrado implementar un Filtro de media que permite corregir los defectos en las imágenes médicas del tipo "sal y pimienta". dicho filtro se implementó en la FPGA y se pretende poder mostrar los resultados de dicho procesamiento directamente en un monitor VGA. Por otro lado se pretenden implementar algoritmos de procesamiento de imágenes más complejos en la FPGA.
Sistemas Reconfigurables	UNLP	UNLP	13/03/2010	13/03/2011	Director	Desarrollo de sistemas Reconfigurables, planificación simulación e implementación

7.3. Principales productos de los últimos 5 años.

7.3.1. Indicar las referencias completas correspondientes a los siguientes tipos de productos.

a) Publicaciones en revistas con arbitraje.

Autores	Año	Título	Revista	Volumen	Páginas	Palabras clave
---------	-----	--------	---------	---------	---------	----------------

b) Publicaciones en revistas sin arbitraje.

Autores	Año	Título	Revista	Volumen	Página	Palabras clave
Jorge R. Osio, Federico Costantino, Sebastian Ledesma, José Rapallini	2010	"Matemática de Punto Flotante – Parte 1"	Mercado Electrónico	172	85-89	Sistemas Embebidos, Algoritmos Matemáticos, Microcontroladores

Jorge R. Osio, José A. Rapallini, Sebastian Ledesma, Federico Costantino	2010	"Matemática de Punto Flotante – Parte 2"	Mercado Electrónico	173	39-45	sistemas embebidos, Algoritmos Matemáticos,
--	------	--	---------------------	-----	-------	---

Jorge R. Osio, José A. Rapallini, Sebastian Ledesma, Federico Costantino	2010	"Matemática de Punto Flotante – Parte 3"	Mercado Electrónico	174	45-50	Microcontroladores Sistemas Embebidos, Algoritmos matemáticos
Jorge R. Osio, José A. Rapallini, Sebastian Ledesma, Federico Costantino	2010	"Matemática de Punto Flotante – Parte 4"	Mercado electrónico	175	50-55	sistemas embebidos, Algoritmos Matemáticos, Microcontroladores

c) Capítulos de libros.

Autores	Año	Título del capítulo	Título del libro	Editores del libro	Editorial	Lugar de impresión	Páginas	Palabras clave
---------	-----	---------------------	------------------	--------------------	-----------	--------------------	---------	----------------

d) Libros

Autores	Año	Título del libro	Editorial	Lugar de impresión	Páginas	Palabras clave
---------	-----	------------------	-----------	--------------------	---------	----------------

e) Trabajos presentados a congresos y/o seminarios.

Autores	Año	Título	Evento	Lugar de realización	Palabras clave
Jorge Osio, José Rapallini, Antonio Quijano, Walter Aróztegui, Jesús Ocampo	2009	Sistema para monitoreo de variables en cámaras de refrigeración	Congreso de Ibrechip	Ciudad Autónoma de Bs As - Argentina	Dispositivos Programables, Adquisición de Datos, Asic, Soc
Jorge Osio, walter Aroztegui, Juan Czerwien, José Rapallini, Antonio Quijano	2009	Sistema Embebido de Monitoreo Web	Congreso de Iberchip	Ciudad Autónoma de Bs As - Argentina	Sistemas Embebidos, Redes Ethernet, Transmisión de imágenes
Jorge Osio, federico Costantino, Sebastian Ledesma, José Rapallini, Antonio Quijano	2007	Optimización de código C, Mediante Subrutinas de Punto Flotante para el diseño de sistemas Embebidos	Congreso de Iberchip	Lima - Perú	Codiseño HW-SW, Sistemas Embebidos, Algoritmica
Jorge Osio, José Rapallini, Antonio Quijano	2007	Desarrollo de un Modulador QPSK utilizando Entorno Integrado de Trabajo	Congreso de Iberchip	Lima - Perú	Codiseño HW/SW, Sistemas Embebidos
Walte Aroztegui, Jorge Osio, Antonio Quijano, Fernando Tinetti, Eduardo Baez	2007	Estudio de Algoritmos en Computación Paralela para Herramientas de Diseño Electrónico	Congreso de Iberchip	Lima - Perú	Computo paralelo
Jorge Osio, Jose Rapallini, Antonio Quijano	2006	Análisis de Modelos Computacionales en Lenguajes de Especificación, Simulación Funcional y Síntesis.	Congreso de Iberchip	San Jose de costa Rica	Codiseño HW/SW
Jorge Osio, Federico Salguero, Jose Rapallini, Antonio Quijano	2004	Aplicación de Técnicas de Codiseño HW-SW empleando el entorno de Programación PeaCE para el Modelado de una etapa decodificadora MP3	XII jornadas de jóvenes investigadores de la UNLP	La Plata - Argentina	Codiseño HW/SW, Sistemas Embebidos
Jorge Osio, Federico Salguero, Sergio Barón, Jose rapallini y antonio Quijano	2004	"Uso de TÉCNICAS DE CODISEÑO HARDWARE-SOFTWARE para el diseño de un decodificador de MP3"	Congreso Iberchip	Cartajena de Indias - Colombia	Codiseño HW/SW, Sistemas Embebidos
Jorge Osio, Federico Salguero y Jose Rapallini	2003	"Entorno de Desarrollo Ptolemy" (microelectrónica).	"Entorno de Desarrollo Ptolemy" (microelectrónica).	La Plata -Argentina	Microelectrónica, Co-diseño HW-SW
Jorge R. Osio, José A. Rapallini, Antonio A. Quijano, Jesús M. F. Ocampo	2010	"Implementación de un Algoritmo para Procesamiento de Imágenes en una FPGA."	Congreso uea (Congreso de Microelectrónica Aplicada)	San Justo, Buenos Aires (Argentina)	Sistemas reconfigurables, Procesamiento digital de Imágenes,

					Sistemas Embebidos
Jorge R. Osio, Walter Aróztegui, José A. Rapallini	2010	"Enseñanza de Circuitos digitales y Microcontroladores"	Segundo Congreso Virtual de Microcontroladores y sus Aplicaciones	"Enseñanza de Circuitos digitales y Microcontrolad	Sistemas Embebidos, Microcontroladores y Microprocesadores
Walter Aróztegui, Jorge R. osio, Antonio A. Quijano	2011	"Parámetros de diseño en conmutadores electrostáticos MEMS"	Congreso de Iberchip	Bogotá, Colombia	MEMs, Microelectrónica
Jorge R. Osio, Walter Aróztegui, José A. Rapallini, Antonio A. Quijano, Jesús M. F. Ocampo	2011	"Desarrollo de Algoritmos de Procesamiento de Imágenes Basados en Operadores de Ventana" sobre una FPGA"	Congreso de Iberchip	Bogotá, Colombia	Sistemas Reconfigurables, Sistemas Embebidos, Procesamiento Digital de Imágenes

7.3.2. Otros Productos. Completar un cuadro por cada uno de estos dos tipos de productos.

a) Títulos de propiedad intelectual.

Tipo, desarrollo o producto	Titular	Fecha de solicitud	Fecha de otorgamiento
-----------------------------	---------	--------------------	-----------------------

b) Otros desarrollos no pasibles de ser protegidos pos títulos de propiedad intelectual.

Producto	Descripción
Algoritmos de Procesamiento de Imágenes implementados en FPGAs	Implementación de Algoritmos de orden estadístico para procesamiento de imágenes en una FPGA. Más específicamente la implementación de un filtro de media que permite la corrección de defectops en imágenes
Circuito de Programacón Eficiente para FPGAs	Circuito que permite programar FPGAs de forma rápida y segura.
Modulador QPSK implementado con Técnicas de Codiseño HW-SW	Modulador PSK diseñado en un software basado en técnicas de Codiseño HW-SW de alto nivel, cuyo código es portable en microcontroladores de 8 bits.
Subrutinas de Punto Flotante para microcontroladores de 8 bits	Desarrollo de subrutinas de punto flotante que permiten realizar operaciones de punto flotante en un microcontrolador básico de 8 bits
Sistema embebido de Monitoreo Web	Es un sistema de monitoreo via Ethernet con una microcamara que se conecta a la red ethernet mediante un microcontrolador Rabbit
Host USB	Dispositivo que permite leer memoria y todo tipo de sistemas con conctividad usb. También permite modificar, leer y copiar los archivos de dichos dispositivos.

8. Participación en reuniones científicas

Indicar las 3 participaciones más importantes.

Título	Forma de participación	Evento	Lugar	Fecha
Simposio Argentino de Sistemas Embebidos	Asistencia	Simposio y workshop	Ciudad autonoma de Buenos Aires, Facultad de Ingeniería de la UBA	24/03/2010
Reunión de Trabajo en Microelectrónica y sus Aplicaciones	Asistencia	Simposio	Bahia Blanca	28/04/2005
Congreso Iberoamericano de Microelectrónica	Organización y coordinación	Congreso de Iberchip	Ciudad Autonoma de Buenos Aires	25/03/2009

9. Participación en comités evaluadores y jurados

9.1. Señalar la experiencia en evaluación y acreditación en los últimos 3 años, indicando el organismo o la institución convocante y los tipos de evaluación realizadas.

Organismo o institución convocante	Tipo de evaluación	Lugar	Fecha
------------------------------------	--------------------	-------	-------

9.2. El siguiente cuadro se genera a partir de la experiencia en evaluación y acreditación en los últimos tres años ingresada en el punto 9.1.

Jurado de concurso	No
Jurado de tesis	No
Evaluación de becarios	No
Evaluación de investigadores	No
Evaluación de programas y proyectos	No
Evaluación de instituciones	No
Evaluación para comité editorial	No
Evaluación y/o acreditación de carreras de grado y posgrado	No

10. Características del vínculo y del desempeño en carreras de posgrado

Completar el siguiente cuadro para cada carrera de posgrado que requiera su ficha docente para solicitar la acreditación.

Denominación de la carrera	Características del vínculo	Modalidad del dictado	Total de hs. reloj semanales	Antigüedad
----------------------------	-----------------------------	-----------------------	------------------------------	------------

11. Otra información

Incluir toda otra información que se considere pertinente.

Autor de 3 Apuntes de Cátedra para la materia Ccircuitos Digitales y Microprocesadores